I

(Retsakter hvis offentliggørelse er obligatorisk)

RÅDETS FORORDNING (EØF) Nr. 1662/83

af 21. juni 1983

om midlertidig suspension af de autonome satser i den fælles toldtarif for en række varer henhørende under pos. ex 84.55 C og ex 85.21 D II

RÅDET FOR DE EUROPÆISKE FÆLLESSKABER HAR —

under henvisning til traktaten om oprettelse af Det europæiske økonomiske Fællesskab, særlig artikel 28, og

ud fra følgende betragtninger:

Fællesskabets produktion af de i denne forordning omhandlede varer er for tiden utilstrækkelig eller lig nul, og producenterne kan således ikke tilfredsstille behovet i Fællesskabets forarbejdningsindustrier;

det er Fællesskabets interesse, at de autonome satser i den fælles toldtarif kun suspenderes delvis i visse tilfælde, navnlig når der foreligger en fællesskabsproduktion, og at der foranstaltes fuldstændig suspension i de øvrige tilfælde;

under hensyn til de vanskeligheder, der er forbundet med på kort sigt at vurdere udviklingen i den økonomiske situation inden for de pågældende sektorer med nøjagtighed, bør disse suspensionsforanstaltninger kun være midlertidige, idet deres gyldighedsperiode fastsættes under hensyn til fællesskabsproduktionens interesser —

UDSTEDT FØLGENDE FORORDNING:

Artikel 1

Fra den 1. juli til den 31. december 1983 suspenderes de autonome satser i den fælles toldtarif for de på listen i bilaget opførte varer til den størrelse, der er angivet for hver enkelt af disse varer.

Artikel 2

Denne forordning træder i kraft den 1. juli 1983.

Denne forordning er bindende i alle enkeltheder og gælder umiddelbart i hver medlemsstat.

Udfærdiget i Luxembourg, den 21. juni 1983.

På Rådets vegne

H.-W. LAUTENSCHLAGER

Formand

BILAG

Position i den fælles toldtarif	Varebeskrivelse	Autonom toldsats (%)
ex 84.55 C	Komponentgrupper til automatiske databehandlingsmaskiner udgørende elektroniske, programmerbare, UV sletbare Read Only Memories (EPROMS) med en lagerkapacitet på 128 K bits, bestående af et flerlaget substrat, hvis ydre dimensioner ikke overstiger 17 × 39 mm, og på hvilket der er monteret : — 2 elektroniske, programmerbare, UV sletbare Read Only Memories (EPROMS) i form af monolitisk integrerede kredsløb hver med en lagerkapacitet på 64 K bits og en kvartsplade på oversiden — en decoder i form af et monolitisk integreret kredsløb — en afkoblingskondensator Disse komponentgrupper er forsynet med : — et identifikationsmærke bestående af eller indeholdende en af følgende tal- og bogstavkombinationer : EDH 7816 C-30 EDH 7816 C-35 EDH 7816 N-25 EDH 7816 N-35 eller — andre identifikationsmærker vedrørende komponentgrupper, som opfylder denne beskrivelse	2,5
ex 84.55 C	Komponentgrupper til automatiske databehandlingsmaskiner udgørende statiske C-MOS Random Access Memories (S-RAMS fremstillet ved C-MOS teknologi) med en lagerkapacitet på 64 K bits, bestående af et flerlaget substrat, hvis ydre dimensioner ikke overstiger 17 × 39 mm, og på hvilket der er monteret : — 4 statiske C-MOS Random Access Memories (S-RAMS fremstillet ved C-MOS teknologi) i form af monolitisk integrerede kredsløb hver med en lagerkapacitet på 16 K bits — en decoder i form af et monolitisk integreret kredsløb — en afkoblingskondensator Disse komponentgrupper har højst 28 tilledninger og er forsynet med : — et identifikationsmærke bestående af eller indeholdende en af følgende tal- og bogstavkombinationer : EDH 8808 B-20 EDH 8808 C-20 EDH 8808 C-12 EDH 8808 C-15 EDH 8808 C-20 EDH 8808 CL-15 EDH 8808 CL-20 eller — andre identifikationsmærker vedrørende komponentgrupper, som opfylder denne beskrivelse	0

Position i den fælles toldtarif	Varebeskrivelse	Autonom toldsats (%)
ex 84.55 C	Komponentgrupper til automatiske databehandlingsmaskiner udgørende statiske C-MOS Random Access Memories (S-RAMS fremstillet ved C-MOS teknologi) med en lagerkapacitet på 256 K bits, bestående af et flerlaget substrat, hvis ydre dimensioner ikke overstiger 17 × 39 mm, og på hvilket der er monteret : — 4 statiske C-MOS Random Access Memories (S-RAMS fremstillet ved C-MOS teknologi) i form af monolitisk integrerede kredsløb hver med en lagerkapacitet på 64 K bits — en decoder i form af et monolitisk integreret kredsløb — en afkoblingskondensator Disse komponentgrupper har højst 28 tilledninger og er forsynet med : — et identifikationsmærke bestående af eller indeholdende følgende tal- og bogstavskombination : EDH 8832 MC-20 eller — andre identifikationsmærker vedrørende komponentgrupper, som opfylder denne beskrivelse	0
ex 85.21 D II	Elektroniske, programmerbare, UV sletbare Read Only Memories (EPROMS) i form af et monolitisk integreret kredsløb bestående af et flerlaget substrat, hvis ydre dimensioner ikke overstiger 17 × 39 mm, og som er påmonteret en decoder, en afkoblingskondensator og 2 chips hver med en lagerkapacitet på 64 K bits, med en samlet lagerkapacitet på 128 K bits og forsynet med 2 kvartsplader på oversiden samt : — et identifikationsmærke bestående af eller indeholdende en af følgende tal- og bogstavkombinationer : EDH 7816 C-30 EDH 7816 C-35 EDH 7816 N-25 EDH 7816 N-35 eller — andre identifikationsmærker vedrørende EPROMS, som opfylder denne beskrivelse	8,5
ex 85.21 D II	Statiske C-MOS Random Access Memories (S-RAMS fremstillet ved C-MOS teknologi) i form af et monolitisk integreret kredsløb bestående af et flerlaget substrat, hvis ydre dimensioner ikke overstiger 17 × 39 mm, og som er påmonteret en decoder, en afkoblingskondensator og 4 chips hver med en lagerkapacitet på 16 K bits, med en samlet lagerkapacitet på 64 K bits og forsynet med højst 28 tilledninger samt : — et identifikationsmærke bestående af eller indeholdende en af følgende tal- og bogstavkombinationer : EDH 8808 B-20 EDH 8808 C-10 EDH 8808 C-12 EDH 8808 C-15 EDH 8808 C-20 EDH 8808 CL-15 EDH 8808 CL-20 eller — andre idenfikationsmærker vedrørende C-MOS S-RAMS, som opfylder denne beskrivelse	0

Position i den fælles toldtarif	Varebeskrivelse	Autonom toldsats (%)
ex 85.21 D II	Statistiske C-MOS Random Access Memories (S-RAMS fremstillet ved C-MOS teknologi) i form af et monolitisk integreret kredsløb bestående af et flerlaget substrat, hvis ydre dimensioner ikke overstiger 17 × 39 mm, og som er påmonteret en decoder, en afkoblingskondensator og 4 chips hver med en samlet lagerkapacitet på 256 K bits og forsynet med højst 28 tilledninger samt : — et identifikationsmærke bestående af eller indeholdende følgende tal- og bogstavkombination : EDH 8832 MC-20 eller — andre identifikationsmærker vedrørende C-MOS S-RAMS, som opfylder denne beskrivelse	0